O programa Xilinx ISE Design Suite 14.7 pode ser baixado do site da Xilinx em versões para Linux e para Windows.

Página para download:<https://www.xilinx.com/downloadNav/vivado-design-tools/archive-ise.html>

A versão para Windows 10 que havia lá semestre passado era para Windows 10 Professional ou Enterprise.

Para quem tem Windows 10 de versão inferior a essa, não funciona bem.

Recomendamos baixar a versão para Windows 7 e fazer alguns ajustes. Veja documento em anexo (Fixing Project Navigator.docx) que foi o que eu usei na época.

Um aluno indicou este tutorial no Youtube para realizar a instalação do software e disse que funcionou normalmente até o momento no Windows 10. Link: <https://www.youtube.com/watch?v=VMEIPCjqinA&amp;has_verified=1>

Outro aluno disse que viu este tutorial e, mesmo instalando no Linux, as dicas sobre quais opções selecionar no instalador foram úteis.

Além disso, é preciso solicitar uma licença para estudante no site da Xilinx preenchendo um formulário que eles disponibilizam para isso.

Me foi solicitado fornecer um programa para teste. Não sei se essa é uma boa ideia porque vocês precisam de alguma desenvoltura para montar o projeto e testar. Entretanto estou enviando em anexo os arquivos necessários para um MUX4:1 com a saída de simulação esperada.

Outra opção é seguir o video do Projeto 1 do laboratório e fazer teste com ele.

----------------------

Instruções para montar o projeto:

- Abrir o Xilinx ISE

- Clicar em File->New Project

- Colocar mux4x1 como nome do projeto e clicar em Next

- Configurar para usar a FPGA correta que é Family: Spartan 3E Device: XC3S1200E Package: FG320 Speed: -4

- Clicar em next e depois em Finish.

- Clicar em Project->Add Copy of Source e procurar os arquivos mux4x1.vhd e mux4x1\_tb.vhd e adicionar ao projeto.

- Selecionar o arquivo mux4x1.vhd e clicar em Generate Programming File e esperar até que apareça no console a mensagem:

Process "Generate Programming File" completed successfully

- Selecionar Simulation logo abaixo do menu (o radio button começa em Implementation e deve ser mudado para Simulation).

- Selecionar o arquivo mux4x1\_tb.vhd

- Clicar em Simulate Behavioral Model

Deve abrir uma janela de simulação. Ajuste a área de apresentação clicando em View->Zoom->To Full View (F6).

O gráfico nesta janela deve ser igual ao arquivo pdf de simulação enviado em anexo. Eu gerei o arquivo clicando em File->Print e escolhendo imprimir para arquivo pdf.